加持指導

Research & Development

143 研究開発

研究開発

今日、わが国の産業は、欧米やアジアの諸国・地域をはじめ、激しい国際競争に直面している。日立グループは、安全で快適・クリーンなIT社会の実現を目標として、ソリューション技術を中心に、エレクトロニクス技術、環境技術、ナノ材料技術、先端医療・バイオ技術など、幅広い研究開発を進め、それらを通じてわが国の産業・社会の発展に貢献する技術革新を図っていく。

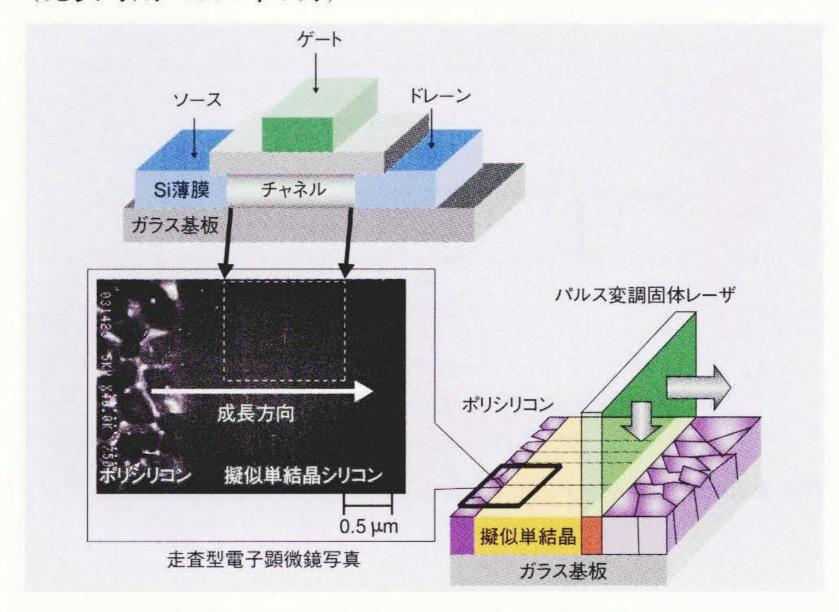
「システム イン ディスプレイ」の実現に向けた 低温ポリシリコン薄膜トランジスタ形成技術

「システム イン ディスプレイ」の実現に向けて、低温ポリシリコン TFT (薄膜トランジスタ)を形成する「パルス変調固体レーザアニール法」というポリシリコン膜の結晶化法を新たに開発し、TFT特性のばらつきを従来の量に抑制するとともに、従来比で3倍以上の電子移動度を達成した。

この技術では、種結晶となる小粒径ポリシリコン膜をエキシマレーザで形成し、パルス幅を制御した固体レーザを高性能TFT回路を構成する領域だけに照射することで、ポリシリコン薄膜を最適条件で溶融、凝固させて、「擬似単結晶シリコン」を形成する。ポイントは、溶融から凝固への相転移中の冷却速度を二けた以上低減し、結晶化時間を延長することで、大粒径で平たんな表面を持つポリシリコン膜を形成した点と、液相・固相シリコンの界面状態と結晶成長速度を解析し、結晶粒の面方位と成長方向を制御することにより、TFTの電流方向に沿って結晶粒を配置した点である。

これまで表示駆動回路の一部に限られていた回路集積に 代わり、開発した高性能TFTでは、高速インタフェースや低消 費電力メモリなどの高性能回路が液晶ディスプレイや有機EL (電界発光)ディスプレイに一体で集積できるようになり、「システムイン ディスプレイ」の実現が可能となる。

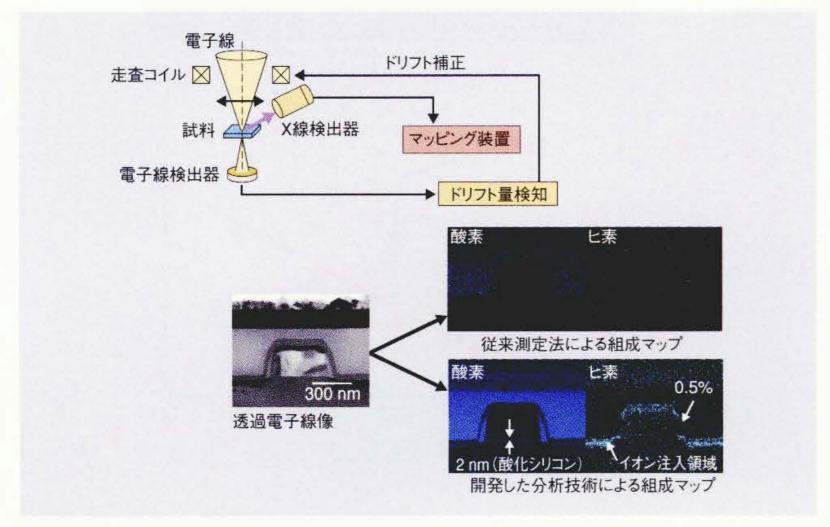
(発表時期:2002年5月)



「システム イン ディスプレイ」を実現する高性能TFT形成技術 「パルス変調固体レーザアニール法」の概要

電子顕微鏡による分解能 1 nm, 感度 0.1%の組成マッピング技術

固体中に含まれる微量元素の二次元分布を, 感度0.1%, 空間分解能1 nmで可視化する分析技術を開発した。この技術 では, 0.5 nm以下に収束した電子線を試料上で走査し, 励起



装置の概略構成(上)とトランジスタのゲート部組成マッピング結果(下)

された X 線数と波長を二次元分布として検出する。 X 線数から 濃度,波長から組成をそれぞれ同定することができる。 試料ドリ フトを補正しながら X 線を長時間積算 (1分程度から最大30時間) することで,空間分解能を維持したまま高感度化でき,0.1% 濃度の分布を測定することができた。

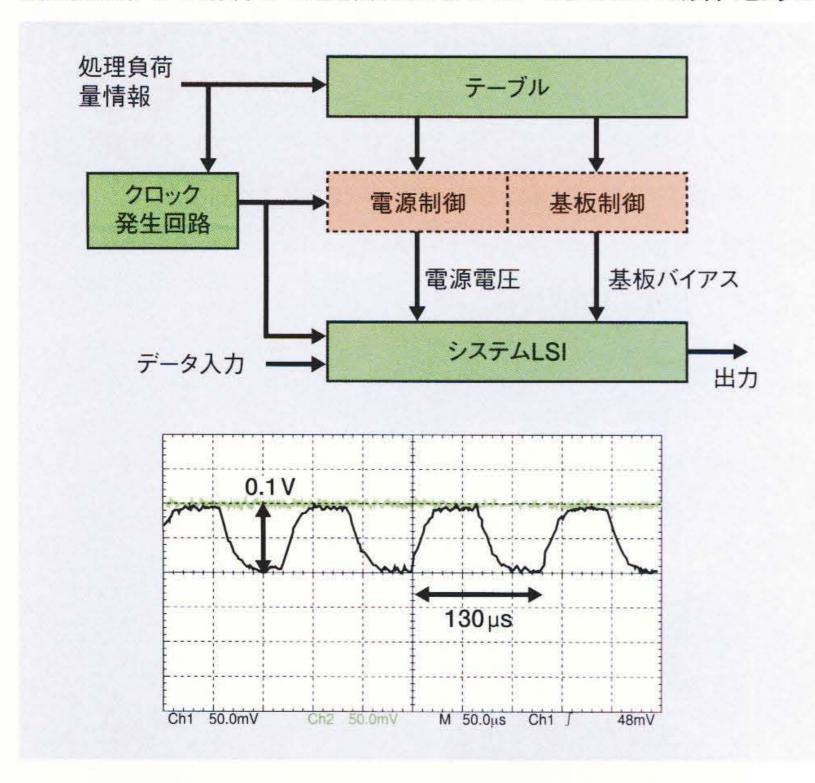
この技術により、これまでは評価が困難であった半導体デバイス中のイオン注入領域や汚染領域の可視化に成功した。これにより、これまで主にシミュレーションやモデル構造から推論していた微量元素領域の設計効率を向上させることができる。また、汚染や偏析などの不良原因が直接可視化できるようになることから、デバイス開発期間の大幅な短縮が期待できる。

この技術は、株式会社日立ハイテクノロジーズの超薄膜観察 装置"HD-2000"に搭載されている。

(発表時期:2001年9月, 発売時期:2002年4月)

O.1 V低電圧動作を可能とする CMOS集積回路技術

ユビキタス時代の情報機器を支えるシステムLSIでは、極低 消費電力での動作が重要課題となっている。LSIの動作電力を



電源・基板制御アーキテクチャ(上)とCMOS集積回路の0.1 V動作波形(下)

低減するためには、電源電圧を下げることが効果的であり、これまで1 Vレベルを目指して低電圧化が図られてきた。しかし、サブ1 V世代では、CMOS(相補形金属酸化膜半導体)回路の性能劣化が顕著になり、実用化が困難になってくると考えられる。半導体技術の国際ロードマップでも、今後5年間は、電源電圧推移が1 V前後にとどまっている。

このような状況を打破し、システムLSIの動作電圧を飛躍的に低下するために、日立製作所は、米国マサチューセッツ工科大学と共同で、電源と基板を統合制御する技術を開発した。基板バイアス制御、特に順方向バイアスを用いることで、電源電圧の低下に伴うCMOS回路の性能劣化を抑制し、LSIの低電圧動作を可能にした。その結果、CMOS回路の動作理論限界である0.1 V動作を、世界で初めて示した。

この技術では、電源電圧を現在の1 Vレベルから0.1 Vまで自由に変化させることが可能であり、0.1 V動作時には、消費電力を従来の100に削減することができるようになる。

(発表時期:2002年2月)

世界最高速のゲート長 20 nm CMOS技術

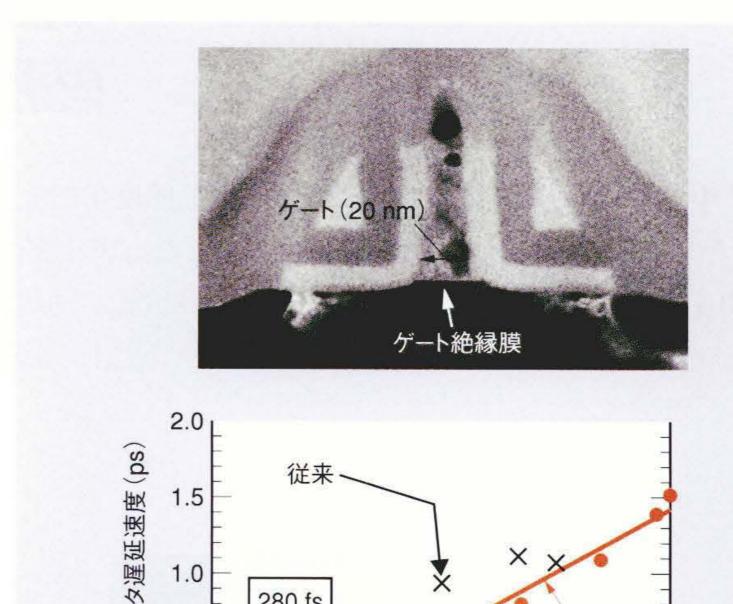
高速・低電力アプリケーションに適した,ゲート長20 nmのCMOS (Complementary Metal-Oxide Semiconductor) デバイス技術を開発した。

モバイル機器の高性能化のためには、システムLSIを構成するCMOSトランジスタのゲート長を微細化し、ゲート絶縁膜を薄膜化して、デバイスを高速化する必要がある。しかし、ゲート絶縁膜の薄膜化は、ゲート漏れ電流の増大につながるため、モバイル機器に要求される低消費電力性を同時に満たすことが困難であった。

新たに開発した窒化膜系のゲート絶縁膜により、ゲート漏れ電流を従来比で一けた以上低減した。さらに、オフセットスペーサ構造の適用により、トランジスタの微細化と寄生容量の低減を可能にし、ゲート長20 nmのCMOSトランジスタでは世界最高速となる280 fsのトランジスタ動作を実現した。

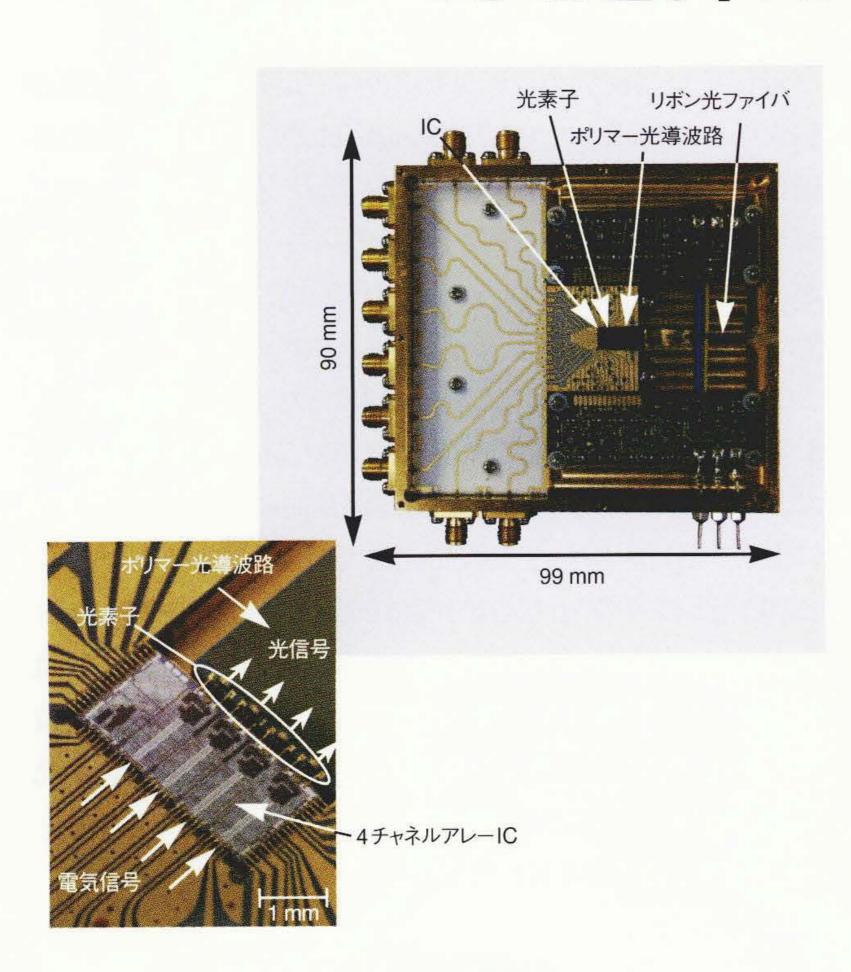
今後、需要が拡大するモバイル機器に適した高速・低消費 電力CMOSの基本技術として期待できる。

(発表時期:2002年6月)



ゲート長20 nmのCMOSトランジスタの透過型電子顕微鏡写真(上)と 試作したトランジスタの遅延速度(下)

次世代大容量ルータに向けたチャネル速度 10 Gビット/sの並列光伝送モジュール技術



並列光送信・受信モジュールの構造(右上)と実装部(拡大図)

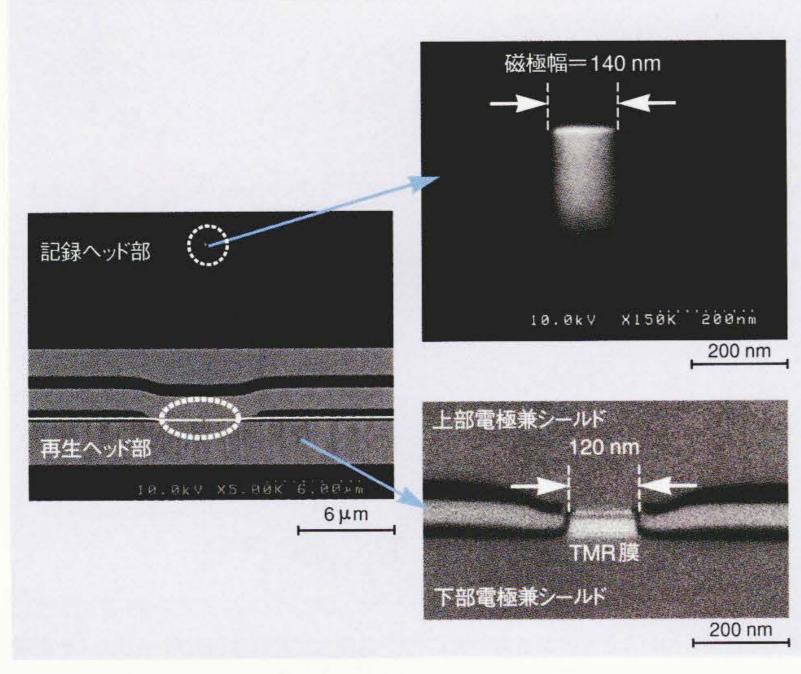
次世代ルータ間の大容量光接続に向けて、チャネル速度を10 Gビット/sまで高速化した4チャネルの並列光送信・受信モジュールの試作に成功した。総容量は40 Gビット/sまで達し、チャネル数の拡大により、100 Gビット/s以上の大容量化が可能となる。

特徴は、コストパフォーマンスの優れた10 Gビット/sのチャネル速度を採用し、光素子やICを集積化することで、小型・低コストで大容量なモジュールを実現できることにある。集積化の最大の課題は、高速電気信号間のクロストーク(漏話)の増大である。これを解決するために、ポリマー光導波路を用いて、チャネル間隔を0.25 mm(リボンファイバ間隔)から1 mm(光素子搭載間隔)まで拡大する独自の構造を開発した。この構造により、高速電気信号間のクロストークが抑制され、チャネル速度10 Gビット/sの高速動作が可能となった。一方、光の入出力用としては標準のリボンファイバが使用でき、同一構成で最大120 Gビット/sまでの大容量化が可能である。

(発表時期:2002年3月)

1平方インチ当たり100 Gビット級の 垂直磁気記録用ヘッド

ハードディスク装置 (HDD)の大容量化,小型化に向けて, 1平方インチ(6.5 cm²)の領域に100 Gビットの情報が記録できる 垂直磁気記録用ヘッドを開発した。



試作した磁気ヘッドの電子顕微鏡写真(磁気ディスク側からの観察像)

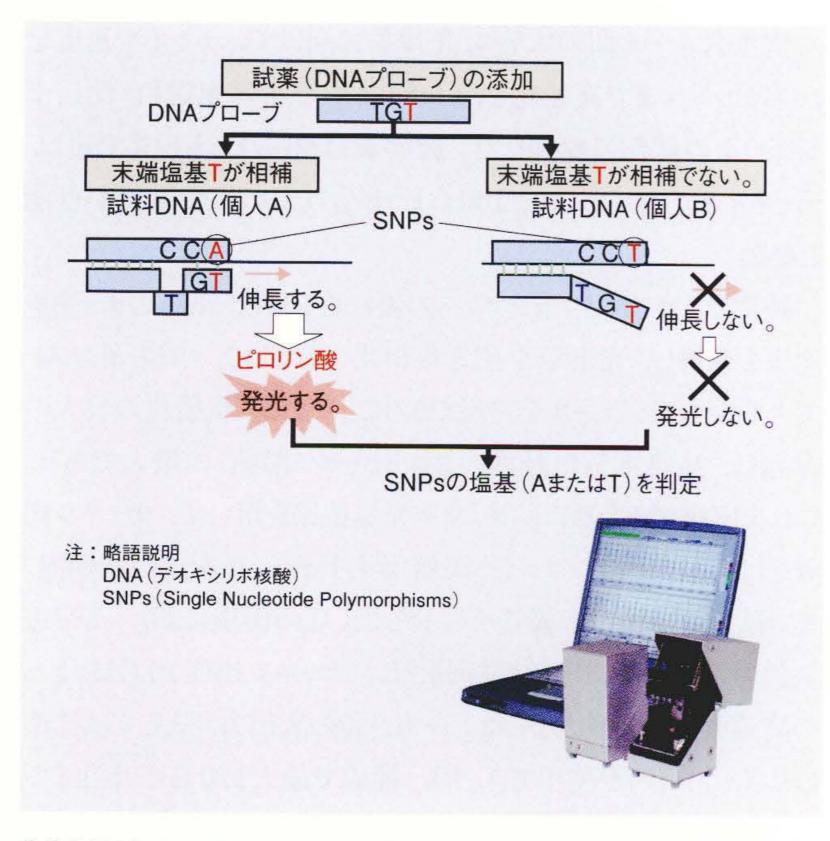
この垂直記録方式は、現行の面内記録方式の限界を打破する技術として注目されている。この垂直記録方式で、同一面積に記録できる情報量を多くするため、磁極幅を140 nmと微細化した記録へッドを作製した。微細な記録へッドでは記録動作が不安定となるが、磁極の磁区構造を安定化させる技術の開発により、この問題を解決した。また、次世代高感度素子として期待されているTMR (Tunneling Magnetoresistive)センサを開発し、電子線描画法によって幅120 nmの再生ヘッドを作製した。これらにより、世界トップクラスの出力感度を達成した。

開発したヘッド技術は、100 Gビット級のHDDを実現する 基本技術であり、これにより、5百円硬貨大の領域に、映画3本 分の動画、またはMP3で記録された170時間分の音楽が記録 できる。

この研究の一部は、経済産業省のプロジェクト「超先端電子技術開発促進事業」の一環として、新エネルギー・産業技術総合開発機構(NEDO)からの委託で実施したものである。

(発表時期:2002年4月)

遺伝子塩基配列の違いを高感度で検出できる小型遺伝子解析装置



生物発光法を用いたSNPs解析法の原理(上)と小型遺伝子解析装置の外観(右下)

遺伝子塩基配列の一塩基の違い(一塩基多型, SNPs)が個人の体質形成を左右し、この違いにより、医薬品の効果や副作用の現れ方などが異なる。このため、個人のSNPsに基づく、体質に合わせた最適な治療(テーラーメード医療)の実現が期待されている。今回、このSNPsを高感度で簡単に検出することができる小型遺伝子解析装置を開発した。

この装置では、試料に試薬を添加するだけの簡単な操作で、SNPsの塩基を数十秒で調べることができる。これは、試薬に含まれるDNAプローブの末端塩基が目的の塩基と相補なときに生成するピロリン酸を生物発光法で高精度に検出する方法と、0.1 μL以下の微量試薬を簡単な操作で扱えるマイクロ流体技術の開発により、実現したものである。今後、この装置の特徴を生かした、医療現場で使いやすいシステムの実用化が期待できる。なお、この研究は、新エネルギー・産業技術総合開発機構(NEDO)の委託によるものである。

(発表時期:2002年7月)

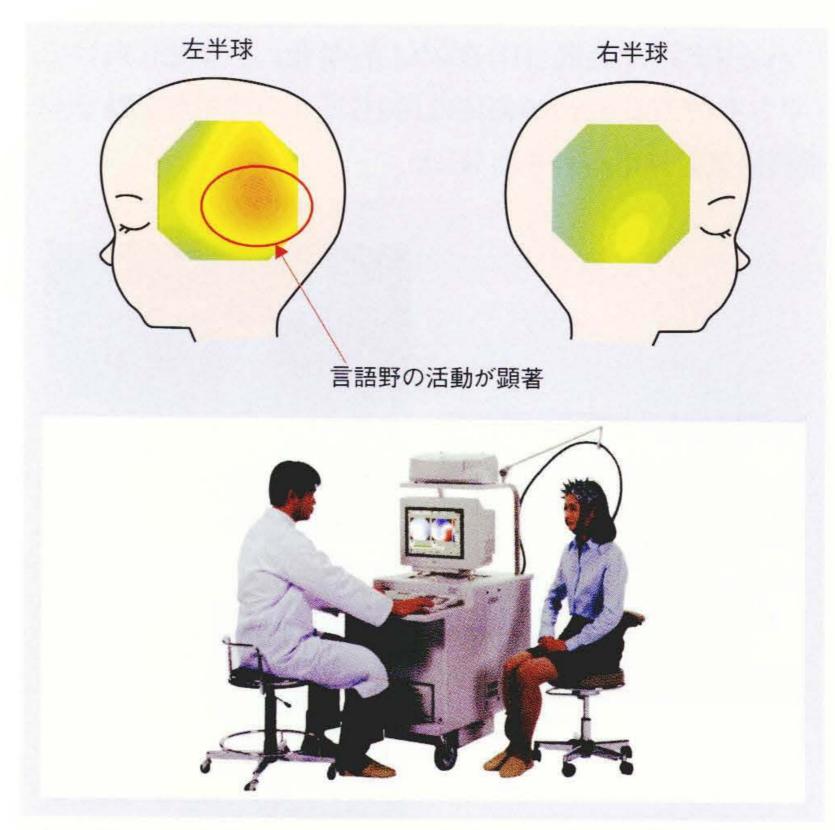
光トポグラフィによる乳幼児の

脳機能の画像計測

日立グループがこれまでに開発を進めてきた、光を使った新しい小型の脳機能画像計測装置は、従来の計測装置と異なり、頭部に柔軟な光ファイバを置くだけで脳の活動を画像として計測できるので、だれにでも適用が可能である。この特長を生かし、これまで困難であった乳幼児の脳機能計測を、先端的病院・研究機関とともに推進している。これらの基礎的知見は、脳機能障害の早期診断や、適切な療育方針の決定に寄与するものである。

最初の試みとして、聴覚検査に応用できる、新生児の言語機能の計測を行った。その結果、生後1週間以内の新生児が、すでに話しことばを区別して聞き分けていることがわかった。この計測では、新生児が「何も聞かない」、「逆回しの話を聞く」、「普通の話を聞く」とき、脳の言語野と呼ばれる部位での活動の違いを観察した。

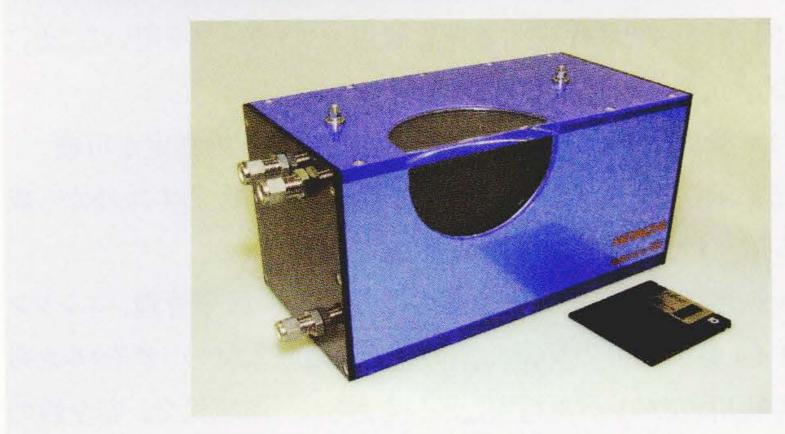
今後,この光トポグラフィ法を乳幼児の脳機能診断や成人の精神疾患診断に応用し、「人の育み」・「生活の質」の向上に役立つ研究開発を進めていく。



新生児が話を聞いたときの脳活動画像(フランス国立認知科学研究所・トリエステ国際大学のMehler教授グループとの共同研究)(上)と、光トポグラフィ装置"ETG-100"による脳機能の計測の様子(下)

家庭用燃料電池





開発セパレータ(上)と燃料電池のスタックモデル(下)

省エネルギーやCO2排出量抑制などの社会的背景により、燃料電池による家庭用熱電供給システムが2005年ころから普及し始めると考えられている。しかし、このようなシステムの普及には大幅な低コスト化を実現する必要がある。特に、燃料電池本体コストの半分以上を占めるセパレータ(反応ガス供給用流路板)の低コスト化が大きな課題とされている。

このため、日立製作所は、日立電線株式会社と共同で、低コストで成型性に優れる金属に高耐食金属薄膜を被覆したクラッド材を開発した。また、日立粉末冶金株式会社と共同開発した、防食性を高める導電性塗料をこれと組み合わせた結果、セパレータとして1万時間程度以上の耐久性が得られることを実証している。

この材料はプレス加工による量産化にも適しており、セパレータ1枚当たりのコストを従来の100以下にできる。開発セパレータを用いた試作スタックモデルでは、30%以上の軽量化とコンパクト化の見通しを得た。実用化への課題をクリアした後、2005年に発売する家庭用燃料電池に適用する予定である。

環境対応自動車の

パワートレインシステム技術

燃費低減や排気クリーンなどの環境問題への対応として,次期自動車のパワートレイン(動力伝達列)のコア技術となる,排気ガス規制対応のエンジンシステム,燃費規制対応の高効率・軽量の変速機システム,およびHEV(ハイブリッド車)システムの研究を進めている。

エンジンシステムでは、エンジン燃焼解析技術と触媒モデルを 用いたエンジン制御技術により、排出ガスの低減を図る燃焼コン セプトと制御システムを構築中である。変速機システムでは、変 速中のトルク中断を防止できるトルクアシスト変速制御技術により、燃費の低減と乗り心地の向上を両立させる自動MT(マニュ アル変速機のメカニカル機構をベースとした自動変速機)制御シ ステムを構築中である。また、HEVシステムのコストパフォーマン スを向上させるため、小型磁石モータ、小型インバータ、高性能 二次電池の低コスト化技術などの開発も推進している。

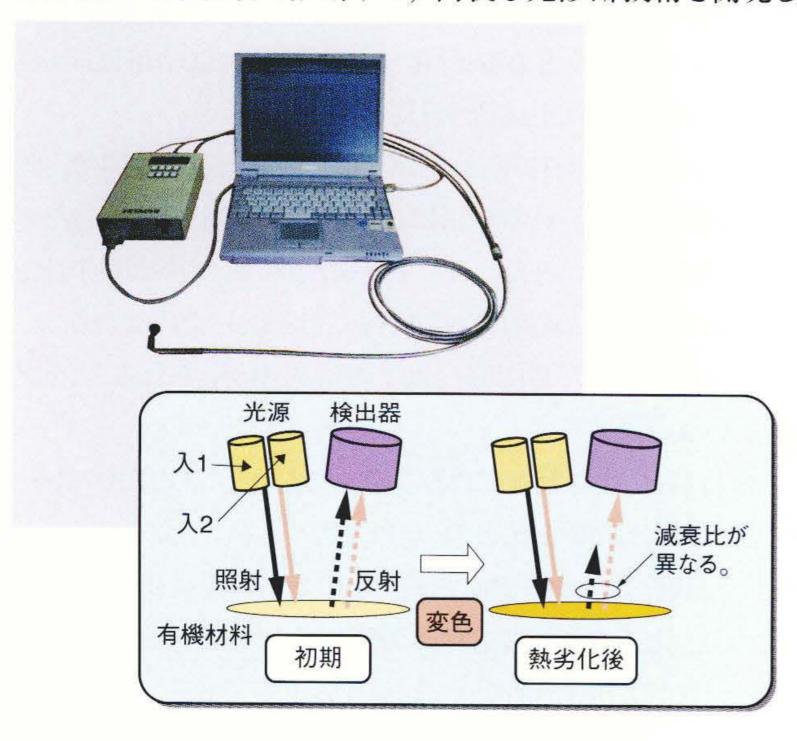


環境問題対応自動車のパワートレイン システムとそのキー技術

光を用いた有機材料の

非破壊劣化診断技術

産業分野に広く活用されている有機材料の劣化の進行度を 光を用いて非破壊で診断する, 簡便な光診断技術を開発し,



光診断装置の外観(上)と光診断の原理

この技術を取り入れた光診断装置を株式会社日立協和エンジニアリングから発売した。

〔主な特徴〕

- (1) 劣化に伴って変化する2波長間の光強度比に着目した非破壊評価技術であり、2波長法を用いることから、表面形状の影響を受けにくい。
- (2) 材料の性状(固体,液体,着色の有無)を問わない。
- (3) 材料ごとに作成する光診断用マスタカーブを用いることに
- より, 余寿命の推定が可能
- (4) 機器停止後に、稼動時の平均使用温度の推定が可能
- (5) 取り扱いやすい光ファイバプローブと受発光ユニットから成るコンパクトな携帯型診断装置として提供

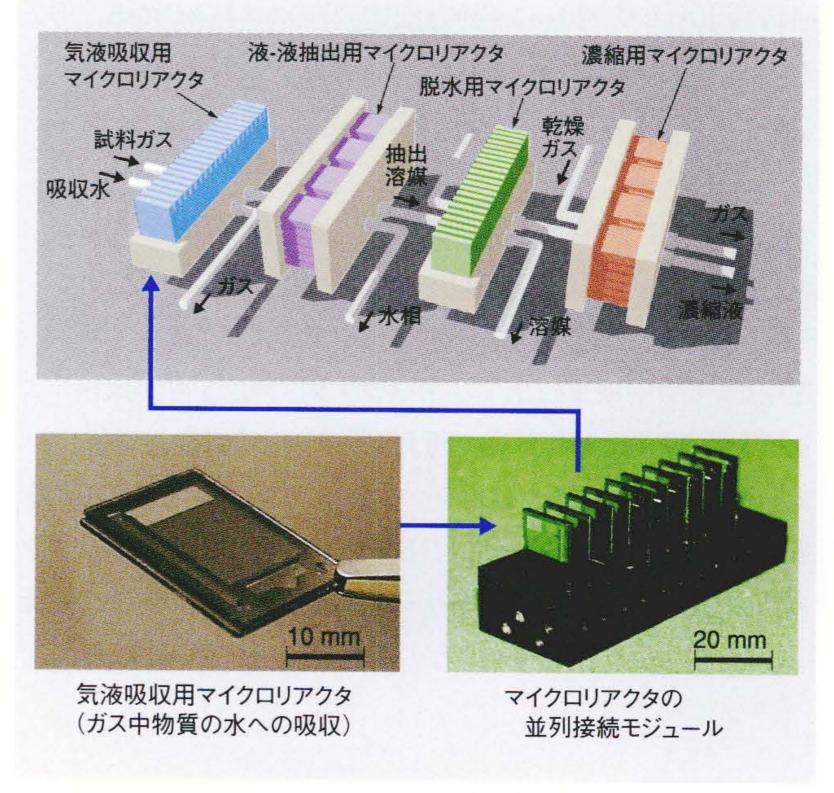
適用先としては、モータ等の設備機器の保守管理、エンジンオイル等消耗品の交換時期の判定、回収素材のリサイクルから再利用までのレベル判別などが考えられ、環境保全、安全性の確保、運用コスト低減などが図れる。

高効率化学プロセス用 マイクロリアクタ

マイクロリアクタは、100 μm以下の反応流路を備えた、化学 反応用の微小な流体装置である。この装置により、寸法効果に よる反応速度のけたレベルでの向上や、今までにない新しい化 学プロセスの実現が期待されており、携帯用環境分析装置や、 高付加価値材料の製造プロセスなどへの適用を目指して研究 を進めている。

今回, ガス・溶媒中の化学物質を抽出するマイクロリアクタと, 高速濃縮が可能なマイクロリアクタを開発した。これらは, 煩雑 な前処理を必要とする化学分析の自動化・効率化を図るもの で, リアクタを並列に接続することにより, 処理量を増やすことが できる。

なお、この研究は、新エネルギー・産業技術総合開発機構 (NEDO)から財団法人マイクロマシンセンターが委託を受けた、経済産業省の2000年度補正予算事業「マイクロ流体システムを応用したダイオキシン類の高速測定技術の研究開発」の一部として実施したものである。



マイクロリアクタによる化学プロセスシステム

企業用のウェブトラヒック 制御ソリューション

企業内外のユーザーに対して、ウェブによるサービス提供が 普及している。しかし、ユーザーアクセスが集中すると、ウェブ サーバの応答性能劣化や、サーバダウンなどの問題が発生する。

日立製作所が開発したアクティブ ウェブ ゲートウェイ(AWG) は、ウェブサーバへのアクセスを制御する機能を持つ。AWGを企業のデータセンターに導入することにより、上記の問題を解決し、安定したウェブサービスが図れる。

〔主な機能〕

(1) トラヒックシェーピング機能

ウェブサーバが安定して動作する範囲内にユーザーアクセス 数を制限することにより、安定したサービスが継続できることを保 証する。ウェブサーバの応答時間により、アクセス制限数を自動 調整する機能も持つ。

(2) 優先スケジューリング機能

重要顧客・業務の優先度をあらかじめ決めておくことにより、 優先度の高いリクエストからサービスする機能を持つ。

(3) アクセス規制機能

URLごとに最大アクセス数を制限し、アクセス集中による資源

占有を防ぐことにより、他サービスへのアクセス停止などの悪影響を防ぐ。

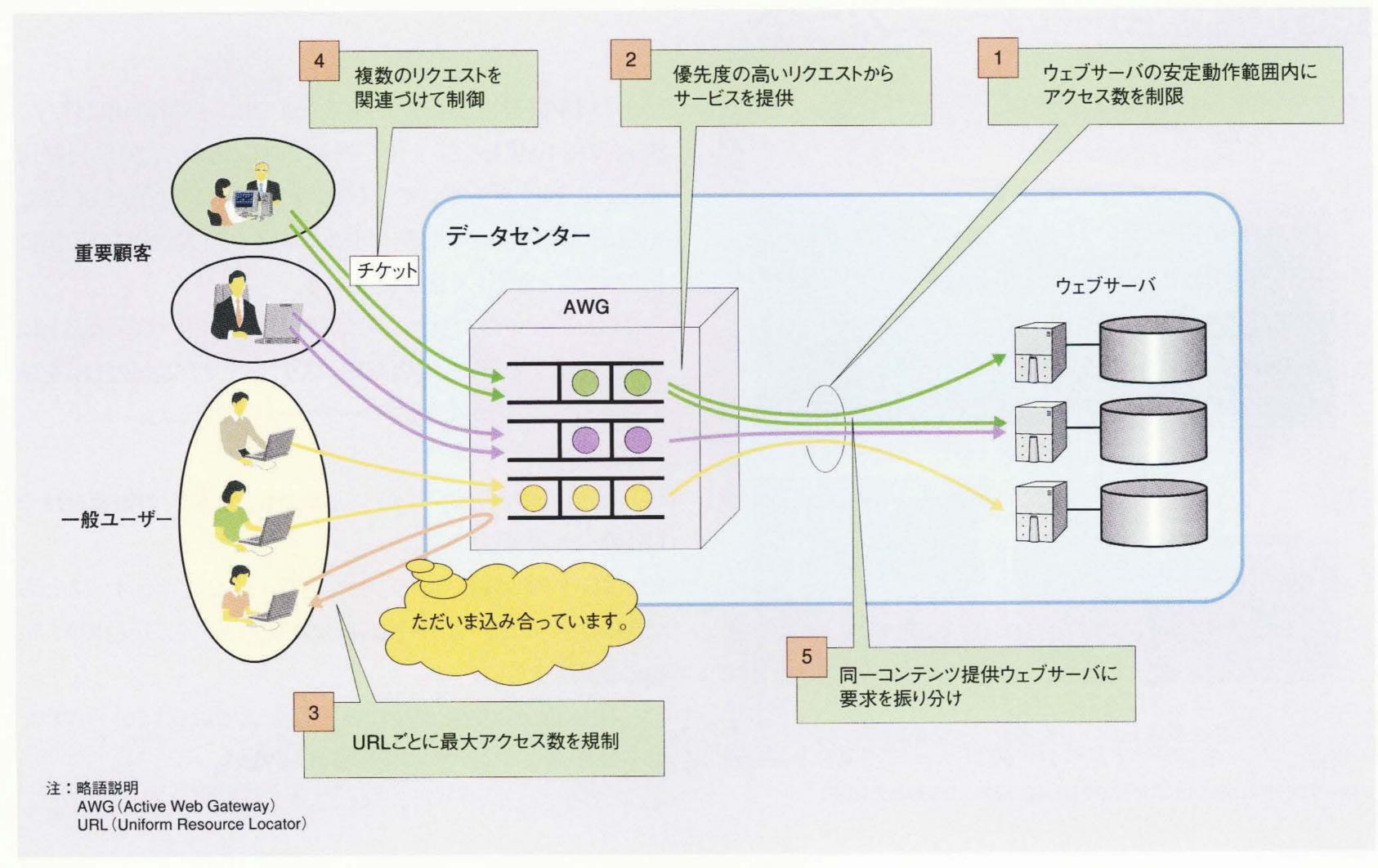
(4) セッション制御機能

ユーザーのリクエストに応じてチケットを発行し、同一ユーザーからの複数にわたるリクエストを関連づけて制御する。これにより、連続した同一サーバアクセスを優先するなどの制御も可能になる。

(5) 負荷分散機能

同一コンテンツを提供するウェブサーバにユーザーアクセスを 振り分ける機能のほか、アクセス数均等方式やウェブサーバ負 荷均等方式など、複数の振り分けルールの機能を持つ。

(発売予定時期:2003年4月)



ウェブトラヒック制御の概要

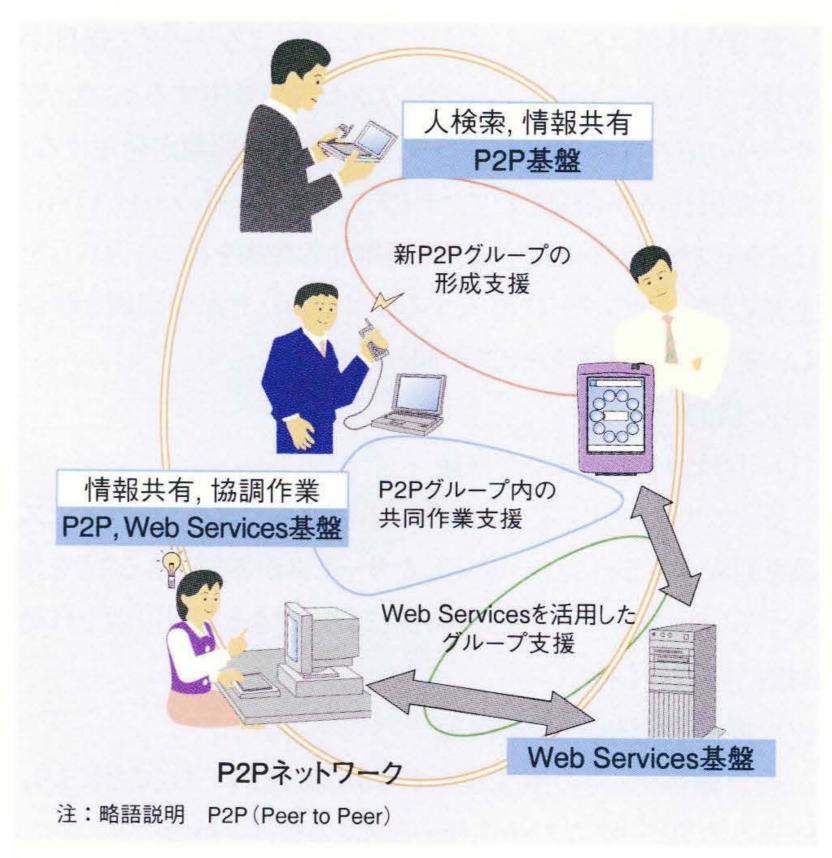
P2Pによる

コミュニティ活動支援

ネットワークにある計算機が提供するサービスを簡単に効率よく利用するため、さまざまな技術が開発されている。中でも、ネットワークにあるサービスを呼び出す規格の"Web Services"と、端末間の直接通信によって処理を実施するP2Pが注目されている。

一方,屋外でのインターネットアクセスを提供する公衆無線LANサービスの実用化も目前にあり,無線LAN装置を搭載するPDA(Personal Digital Assistant)も製品化されている。

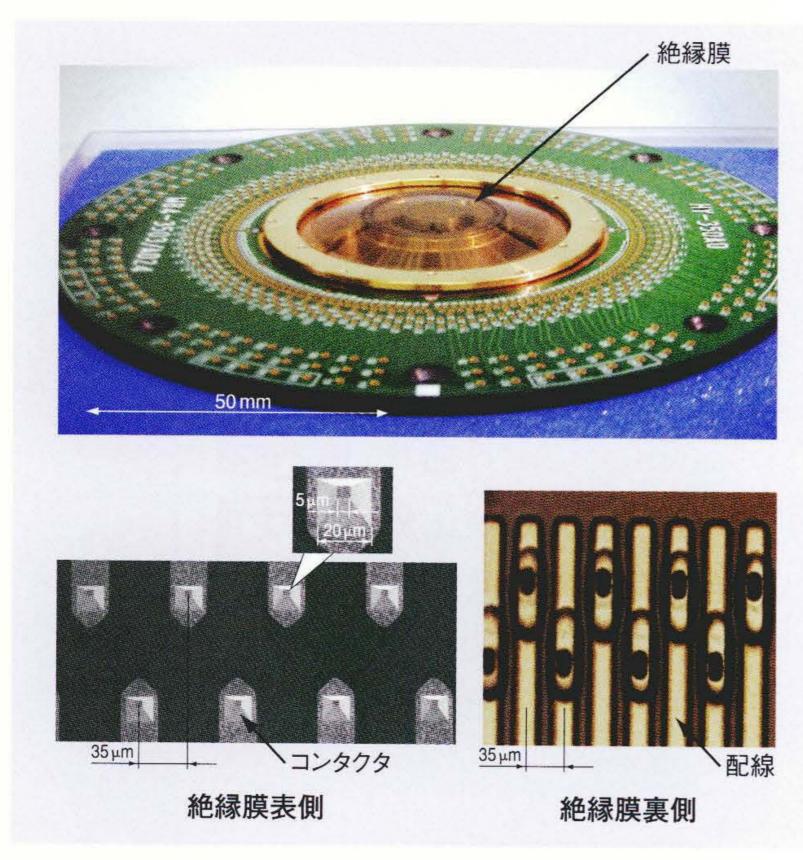
これらのモバイル端末がWeb Servicesに対応し、また、P2P の端末になれば、ユビキタス情報社会における新しいサービスやソリューションが提供できるという視点から、これらの基盤となるモバイル端末対応のP2P基盤の研究開発を進めている。また、P2Pの「端末対端末」の関係を「人対人」にまで広げ、人のグループであるコミュニティ活動を支援するP2P型アプリケーションの研究開発も進めている。



P2Pによるコミュニティコンピューティングのイメージ

狭ピッチ電極の

LSI検査用プローブカード



プローブカードの外観(上)とコンタクタ部分(左下)および配線部分(右下)

モバイル機器用をはじめとするLSIでは、高集積化に伴って チップの小型化と多端子化が進んでいることから、外部接続用 電極の配列ピッチも非常に狭くなりつつある。このようなLSIでは、 電気的な品質検査のために電極にコンタクタ(接触子)で確実に 接触することが難しくなってきている。

このため、マイクロマシニングと薄膜技術を用いて絶縁膜上に 形成した微細なコンタクタと配線により、狭ピッチ電極のLSIを確 実に検査することができるプローブカードを開発した。

〔主な特徴〕

- (1) 35 µmまでの狭いピッチで形成された,数百の電極を持つ LSIの検査が可能である。
- (2) コンタクタは鋭い稜(りょう)を持ち、また、形状・寸法のばら つきも小さいことから、小さな押しつけ力で確実に接触でき、電 極の損傷も少ない。
- (3) 接触部分は磨耗が少ない硬質金属で形成しているので、耐久性が高く、メンテナンスの手間が少ない。